

[모듈 작업 표준]

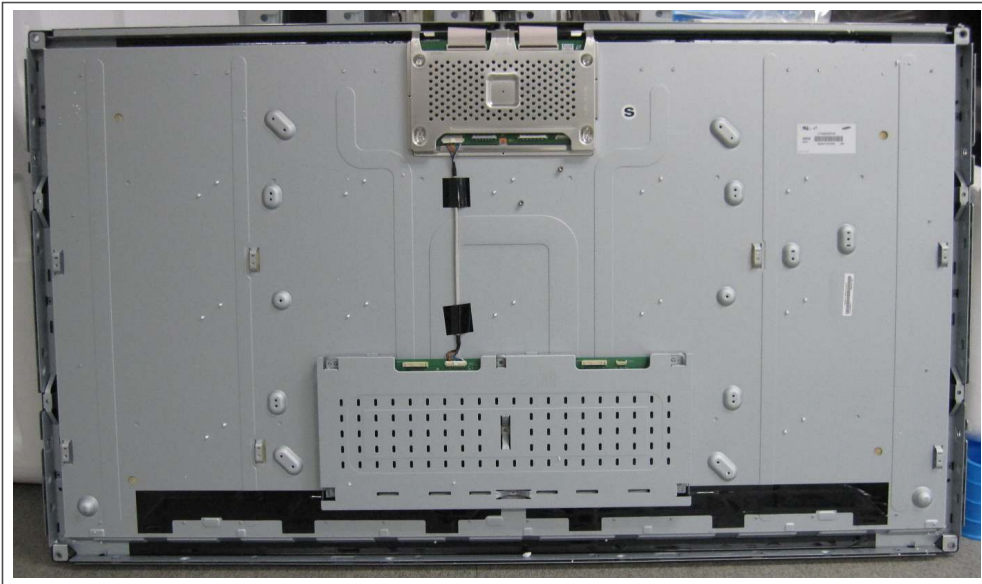
모듈 제품 사양서

양산 / 개발 / 평가

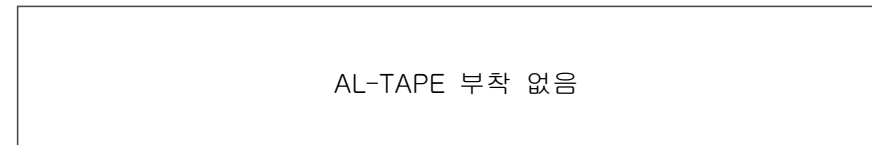
제 품 명	LTA550HF05-0
작성일자	2010. 01. 17

등록 No				기안부서	개발5G	기안자	
배포일자	2009/05/07	배포공정 No	기구/외관검사	적용 Model	LTA550HF05-0		
제 목	[3-1]제품 외관 사양				모 표준번호		

[BLU 뒷면 외관사양]



[AL-TAPE 미 부착]

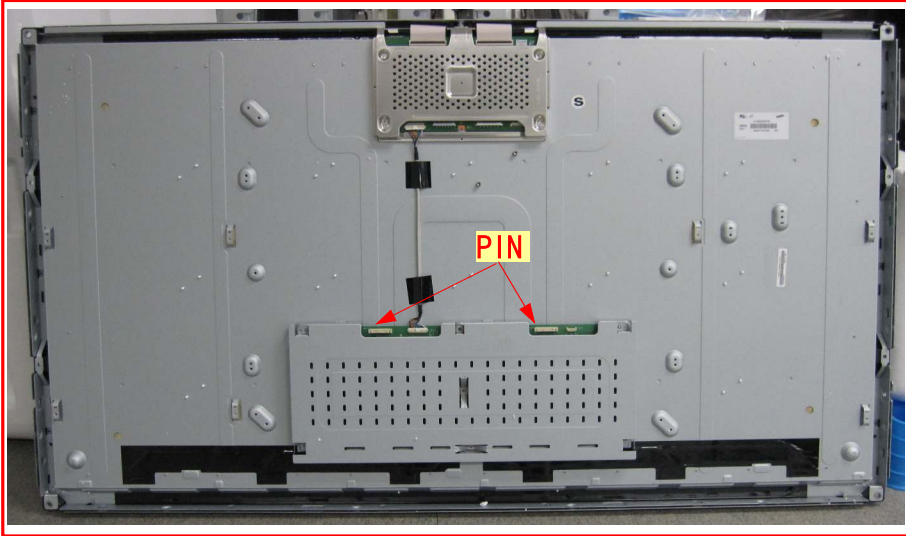


[라벨 및 각인]

구분	내용
제품LABEL	
B/L LABEL(흰색)	
T/C 각인 [우측하단]	
	550HF01

등록 No				기안부서	개발5G	기안자	
배포일자	2009/05/07	배포공정 No	검사공정	적용 Model	LTA550HF05-0		
제 목	[4-1] 제품 Pin Map				모 표준번호		

BLU PIN MAP



Pin NO.	사 양
14	N.C.
13	N.C
12	ON/OFF
11	N.C.
10	GND
9	GND
8	GND
7	GND
6	GND
5	24V
4	24V
3	24V
2	24V
1	24V

등록 No				기안부서	개발5G	기안자	
배포일자	2009/05/07	배포공정 No	검사공정	적용 Model	LTA550HF05-0		
제 목	[4-1] 제품 Pin Map				모 표준번호		

[SIGNAL PIN MAP]

51PIN ISO50C618-C38

FI-RE41S-HF(JAE)

FI-RE51S-HF(JAE)

Pin	Symbol	Description	Pin	Symbol	Description	Pin	Symbol	Description	Pin	Symbol	Description
1	12V	DC power supply	21	Rx1[D]P	1 st , 5 th LVDS Signal +	1	12V	DC power supply	26	Rx4[A]P	4 th , 8 th LVDS Signal +
2	12V	DC power supply	22	Rx1[E]N	1 st , 5 th LVDS Signal -	2	12V	DC power supply	27	Rx4[B]N	4 th , 8 th LVDS Signal -
3	12V	DC power supply	23	Rx1[E]P	1 st , 5 th LVDS Signal +	3	12V	DC power supply	28	Rx4[B]P	4 th , 8 th LVDS Signal +
4	12V	DC power supply	24	GND	Ground	4	12V	DC power supply	29	Rx4[C]N	4 th , 8 th LVDS Signal -
5	12V	DC power supply	25	Rx3[A]N	3 rd , 7 th LVDS Signal -	5	12V	DC power supply	30	Rx4[C]P	4 th , 8 th LVDS Signal +
6	GND	Ground	26	Rx3[A]P	3 rd , 7 th LVDS Signal +	6	GND	Ground	31	GND	Ground
7	GND	Ground	27	Rx3[B]N	3 rd , 7 th LVDS Signal -	7	GND	Ground	32	Rx4CLK-	4 th , 8 th LVDS Clock -
8	GND	Ground	28	Rx3[B]P	3 rd , 7 th LVDS Signal +	8	GND	Ground	33	Rx4CLK+	4 th , 8 th LVDS Clock +
9	GND	Ground	29	Rx3[C]N	3 rd , 7 th LVDS Signal -	9	GND	Ground	34	GND	Ground
10	Rx1[A]N	1 st , 5 th LVDS Signal -	30	Rx3[C]P	3 rd , 7 th LVDS Signal +	10	Rx2[A]N	2 nd , 6 th LVDS Signal -	35	Rx4[D]N	4 th , 8 th LVDS Signal -
11	Rx1[A]P	1 st , 5 th LVDS Signal +	31	GND	Ground	11	Rx2[A]P	2 nd , 6 th LVDS Signal +	36	Rx4[D]P	4 th , 8 th LVDS Signal +
12	Rx1[B]N	1 st , 5 th LVDS Signal -	32	Rx3CLK-	3 rd , 7 th LVDS Clock -	12	Rx2[B]N	2 nd , 6 th LVDS Signal -	37	Rx4[E]N	4 th , 8 th LVDS Signal -
13	Rx1[B]P	1 st , 5 th LVDS Signal +	33	Rx3CLK+	3 rd , 7 th LVDS Clock +	13	Rx2[B]P	2 nd , 6 th LVDS Signal +	38	Rx4[E]P	4 th , 8 th LVDS Signal +
14	Rx1[C]N	1 st , 5 th LVDS Signal -	34	GND	Ground	14	Rx2[C]N	2 nd , 6 th LVDS Signal -	39	GND	Ground
15	Rx1[C]P	1 st , 5 th LVDS Signal +	35	Rx3[D]N	3 rd , 7 th LVDS Signal -	15	Rx2[C]P	2 nd , 6 th LVDS Signal +	40	SCL	I2C SCL
16	GND	Ground	36	Rx3[D]P	3 rd , 7 th LVDS Signal +	16	GND	Ground	41	SDA	I2C SDA
17	Rx1CLK-	1 st , 5 th LVDS Clock -	37	Rx3[E]N	3 rd , 7 th LVDS Signal -	17	Rx2CLK-	2 nd , 6 th LVDS Clock -	42	L/D DEMO	Local Dimming DEMO
18	Rx1CLK+	1 st , 5 th LVDS Clock +	38	Rx3[E]P	3 rd , 7 th LVDS Signal +	18	Rx2CLK+	2 nd , 6 th LVDS Clock +	43	B-INT	Bus release
19	GND	Ground	39	GND	Ground	19	GND	Ground	44	SCANNING DEMO	SCANNING DEMO ON/OFF
20	Rx1[D]N	1 st , 5 th LVDS Signal -	40	SEL0	SEC Internal Use Only	20	Rx2[D]N	2 nd , 6 th LVDS Signal -	45	LVDS SEL	JEIDA/Normal
			41	SEL1		21	Rx2[D]P	2 nd , 6 th LVDS Signal +	46	DCC SEL	DCC ON/OFF
						22	Rx2[E]N	2 nd , 6 th LVDS Signal -	47	STRENGTH_L	Local Dimming
						23	Rx2[E]P	2 nd , 6 th LVDS Signal +	48	STRENGTH_H	STRENGTH CONTROL
						24	GND	Ground	49	L/D SEL	Local Dimming ON/OFF
						25	Rx4[A]N	4 th , 8 th LVDS Signal -	50	SCANNING SEL	SCANNING ON/OFF
									51	HVS	HVS ON/OFF

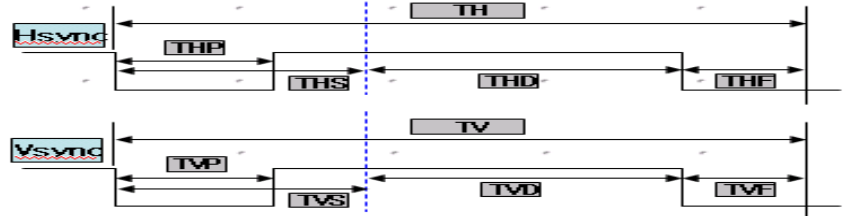
등록 No					기안부서	개발5G	기안자	
배포일자	2009/05/07	배포공정 No	검사공정	적용 Model	LTA550HF05-0			
제 목	[4-3] 제품 구동 사양					모 표준번호		

C-PBA & PANEL 구동사양

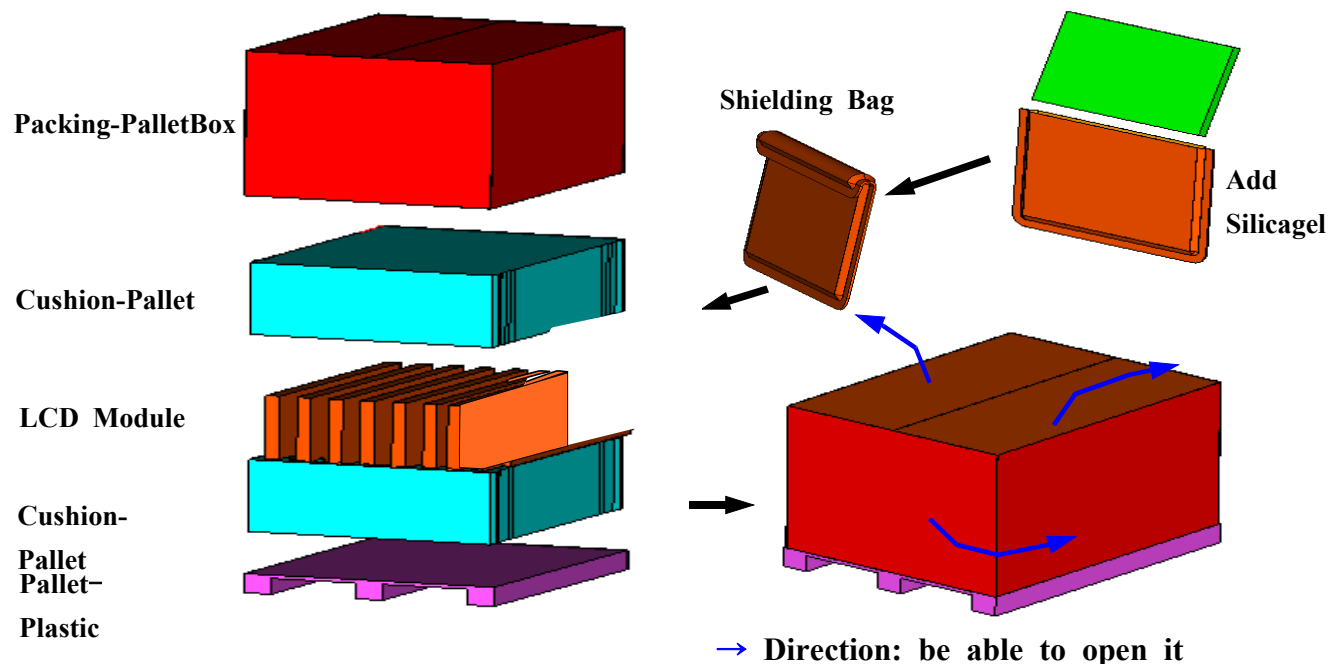
ITEM	SYMBOL	MIN.	TYP.	MAX.	UNIT	NOTE
Power Supply Voltage	VDD	10.8	12	13.2	V	VDD
Interface Type	AiPi	Tcon 내장형				
Power Consumption	(a) Black	-	2.4	2.8	A	(a) Black
	(b) White	-	2.5	2.8	A	
	(c) H-STRIPE	-	3.0	3.4	A	
Vsync Frequency	fV	-	120	-	Hz	fV
Hsync Frequency	fH	-	135	-	kHz	
Main Frequency	fDCLK	-	297	-	MHz	
Rush Current	IRUSH	-	-	6	A	IRUSH

BLU 구동사양

ITEM	SYM	CONDITION	MIN.	TYP.	MAX.	UNIT	NOTE
Input Voltage1	Vin1	-	-	24	-	Vdc	
Input Current1	Iin1	-	-	-	-	mA	(1)
On / Off**	ENA	On	3.0	5.0	5.3	Vdc	
		Off	0	-	0.8	Vdc	
Output Current	Io	Vin1=12V	62.5	67.5	72.5	mAmean	(2)
PWM Frequency	Fpwm	Vin1=12V				Hz	미정
Power Consumption	W	-	-	-	270	Watt	초기 inrush 제외
Operating Life Time	Hr	25℃				Hour	(4)

등록 No					기안부서	개발5G	기안자			
배포일자		2009/05/07		배포공정 No	검사공정	적용 Model	LTA550HF05-0			
제 목		[4-2] 제품 설비 구동 사양					모 표준번호			
NO.	PMS Variable	대분류	입력 값	입력 조건 값		NO.	PMS Variable	대분류	입력 값	입력 조건 값
1	PRODUCT_GROUP	제품 모델명	LTA550HF05	Text 0~20Byte		15	THD	구동 TIMMING	960	DUAL/QUAD/FULLQUAD의 HORIZONTAL 설비입력값은 제품TIMING값의 1/2 값임 SINGLE은 제품,설비 동일 ※ NO.25 참조
2	VDD_VOLT	C-PBA 구동전압사양	12	입력값 ; 1 ~ 30 (소수점 이하 한자리 적용)		16	THP		35	
3	VBL_VOLT	컨버터 구동전압 사양	24	입력값 ; 1 ~ 30 (소수점 이하 한자리 적용)		17	THS		110	
4	ADIM_VOLT	DIMMING 전압	-	입력값 ; 1 ~ 30 (소수점 이하 한자리 적용)		18	TH		1100	
5	PWN_DUTY	PWM DIMMING 사양	-	입력 값 ; 0~100% (인버터 타입의 필요시만 입력)		19	TVD		1080	
6	IP_SELECT	발란스보드 사양	-	역위상-단측 = RP1 역위상-양측 = RP2 동위상-단측 = EP1 동위상-양측 = EP2 하나로 TV = HANARO		20	TVP	7		
7	LAMP_COUNT	LAMP 개수	(LED)	입력 값 ; 1 ~ 100		21	TVS	39		
8	LAMP_CURRENT	LAMP CURRENT	-	입력 값 ; 0 ~ 100 (소수점 이하 한자리 적용)		22	TV	VERTICAL	1125	입력 값 ; 1 ~ 4095 (소수점 사용 없음)
9	DOT_CLOCK	DOT CLOCK(Mhz) 사양	148.5	DUAL/QUAD/FULLQUAD 모델은 DOT CLOCK 의 1/2 값 입력 SINGLE 모델은 제품,설비 동일						
10	FLICKER_TYPE	FLICKER 조절 방식	I2C-DVR (GENIE LITE)	DVR-PURSE / I2C-DVR(NORMAL) GENIE LITE / MCFI(SPRINT)		■ 기존작업사양서 대비 TIMING 입력값이 상이하니 상기 FORMAT에 대해서는 입력값 그대로 설비 SETTING할것				
11	SHAKE_SYNC	동기화 방식	-	미입력 = 사용안함 Hsync만 동기 필요시 : H Vsync만 동기 필요시 : V Hsync + Vsync 모두 필요시 : HV		23	BIT	DATA BIT 사양	8	8 / 10 / 12
12	FLICKER_PAT	FLICKER TEST PATTERN	1*1 (조정안함)	1*1 / 2*1 / 2*2		24	BIST	BIST CONTROL 유.무	N	N / Y
13	RESOLUTION	해상도	1920*1080			25	LCD_TYPE	구동방식 사양	FULL QUAD	SINGLE(HD) DUAL(FHD60input) QUAD = DUAL 입력, QUAD 출 력 모델 (FHD120input) FULLQUAD = QUAD 입력모델
14	HVS	HVS 사용 유.무	Y	N / Y		26	POL_TYPE	POL 사양	GLARE	ANTI GLARE / GLARE
						27	CUSTOMER	CUSTOMER	B&O	Text 0~20Byte

등록 No				기안부서	개발5G	기안자	
배포일자	2009/05/07	배포공정 No		적용 Model	LTA550HF05-0		
제 목	[5] 포장 사양				모 표준번호		



→ Direction: be able to open it

Item	Specification	Remark
LCD Packing	7ea / (Packing-Pallet Box)	1. 161 Kg / LCD (7ea) 2. 13.4 Kg / Cushion-pallet (2ea) 3. 10.5 Kg / Packing-Pallet Box (1ea) >. Cushion-pallet Material : EPS >. Packing-Pallet Box Material : SW4
Pallet	1Box / Pallet	1. Pallet weight = 10kg >. Pallet Material : HDPE
Packing Direction	Vertical	
Total Pallet Size	H x V x height	1475mm(H) x 1150mm(V) x 995mm(height)
Total Pallet Weight	194.9kg	Pallet(10kg) + Module(23*7=161) + Cushion(up+bottom=13.4kg) + Pallet-BOX(10.5kg)